

Назначение

Микросхема 588ВН1 – контроллер прерываний, выполненный на основе планарной КМОП технологии. Микросхема предназначена для работы в составе микропроцессорного комплекта.

Обозначение технических условий

- БКО.347.367-17 ТУ

Диапазон температур

- диапазон рабочих температур от - 60 до + 125 °С

Корпусное исполнение

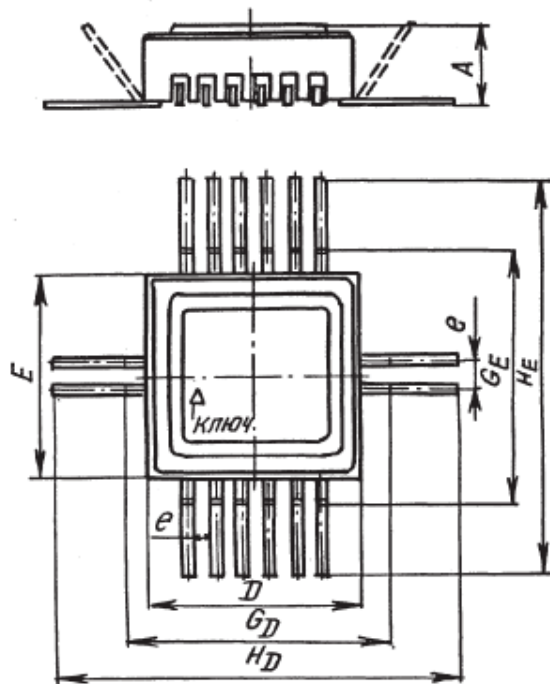
- корпус Н14.42-1В для Н588ВН1
- корпус 4119.28-3.01 для 588ВН1

Таблица 1. Основные электрические параметры 588ВН1 и Н588ВН1 при $T_{\text{окр. среды}} = + 25 \text{ }^\circ\text{C}$

Наименование параметра, единица измерения, режим измерения	Буквенное обозначение	Норма	
		не менее	не более
Выходное напряжение высокого уровня, В, при $U_{\text{CC}} = 5 \text{ В} \pm 10 \%$, $I_{\text{OH}} = -0,4 \text{ мА}$, $U_{\text{IH}} = (U_{\text{CC}} - 0,8) \text{ В}$, $U_{\text{IL}} = 0,8 \text{ В}$	U_{OH}	$U_{\text{CC}} - 0,4$	-
Выходное напряжение низкого уровня, В, при $U_{\text{CC}} = 5 \text{ В} \pm 10 \%$, $U_{\text{IL}} = 0,8 \text{ В}$, $U_{\text{IH}} = (U_{\text{CC}} - 0,8) \text{ В}$, $I_{\text{OL}} = 0,8 \text{ мА}$	U_{OL}	-	0,4
Выходной ток высокого уровня, мА, при $U_{\text{CC}} = 5 \text{ В} \pm 10 \%$, $U_{\text{IL}} = 0,8 \text{ В}$, $U_{\text{IH}} = (U_{\text{CC}} - 0,8) \text{ В}$, $U_{\text{OH}} = (U_{\text{CC}} - 0,4) \text{ В}$	I_{OH}	$ -0,4 $	-
Выходной ток низкого уровня, мА, при $U_{\text{CC}} = 5 \text{ В} \pm 10 \%$, $U_{\text{IL}} = 0,8 \text{ В}$, $U_{\text{IH}} = (U_{\text{CC}} - 0,8) \text{ В}$, $U_{\text{OL}} = 0,4 \text{ В}$	I_{OL}	0,8	-
Входной ток высокого уровня, мкА, при $U_{\text{CC}} = 5 \text{ В} \pm 10 \%$, $U_{\text{IH}} = (U_{\text{CC}} - 0,8) \text{ В}$	I_{IH}	-	1,0
Входной ток низкого уровня, мкА, при $U_{\text{CC}} = 5 \text{ В} \pm 10 \%$, $U_{\text{IL}} = 0,8 \text{ В}$, $U_{\text{IH}} = (U_{\text{CC}} - 0,4) \text{ В}$,	I_{IL}	-	$ -1,0 $
Выходной ток высокого уровня в состоянии "Выключено", мкА, при $U_{\text{CC}} = 5 \text{ В} \pm 10 \%$, $U_{\text{IH}} = (U_{\text{CC}} - 0,8) \text{ В}$	I_{OZH}	-	2,0
Выходной ток низкого уровня в состоянии "Выключено", мкА, при $U_{\text{CC}} = 5 \text{ В} \pm 10 \%$, $U_{\text{IH}} = (U_{\text{CC}} - 0,4) \text{ В}$, $U_{\text{IL}} = 0,8 \text{ В}$	I_{OZL}	-	$ -2,0 $
Ток потребления, мкА, при $U_{\text{CC}} = 5 \text{ В} \pm 10 \%$, $U_{\text{IH}} = (U_{\text{CC}} - 0,4) \text{ В}$	I_{CC}	-	200
Время задержки распространения сигнала, нс, при $U_{\text{CC}} = 5 \text{ В} \pm 10 \%$, $U_{\text{IL}} = 0,4 \text{ В}$, $U_{\text{IH}} = (U_{\text{CC}} - 0,4) \text{ В}$, $C_L \leq 50 \text{ пФ}$	$t_{\text{P}}(\overline{\text{WR}} - \overline{\text{AN}})$	-	140
	$t_{\text{P}}(\overline{\text{RD}} - \overline{\text{AN}})$	-	140
	$t_{\text{P}}(\overline{\text{RQINRA}}, \overline{\text{RQINRB}} - \overline{\text{RQINR}})$	-	200

Назначение выводов

Вывод	Назначение	Вывод	Назначение
№1	Вход адреса вектора прерывания A0	№15	Вход предоставления прерывания $\overline{INR1}$
№2	Вход адреса вектора прерывания A1	№16	Выход предоставления прерывания $\overline{INR0}$
№3	Вход адреса вектора прерывания A2	№17	Выход "Требование прерывания" \overline{RQINR}
№4	Вход адреса вектора прерывания A3	№18	Выход "Готовность прерывания от внешнего устройства B" \overline{RAINRB}
№5	Вход адреса вектора прерывания A4	№19	Выход ответа данных \overline{AN}
№6	Вход адреса вектора прерывания A5	№20	Вход "Установка в исходное состояние" \overline{SR}
№7	Вход регистра состояния \overline{RGSA}	№21	Вход/ выход адреса данных AD0
№8	Вход "Внутренний регистр A" \overline{RGA}	№22	Вход/ выход адреса данных AD1
№9	Вход "Внутренний регистр B" \overline{RGB}	№23	Вход/ выход адреса данных AD2
№10	Вход "Запись данных" \overline{WR}	№24	Вход/ выход адреса данных AD3
№11	Вход "Чтение данных" \overline{RD}	№25	Вход/ выход адреса данных AD4
№12	Вход "Запрос на прерывание от внешнего устройства A" \overline{RQINRA}	№26	Вход/ выход адреса данных AD5
№13	Вход "Запрос на прерывание от внешнего устройства B" \overline{RQINRB}	№27	Вход/ выход адреса данных AD6
№14	Общий вывод 0V	№28	Вывод питания от источника напряжения U



Корпус	мм			
	D_{max}	E_{max}	H_D_{max}	H_E_{max}
HO2. 14-1B	6,8	6,8	15,20	15,20
HO2. 14-2B	6,78	6,78	14,58	14,58
HO4. 16-1B	8,2	7,8	16,60	15,58
HO4. 16-2B	8,08	7,63	15,58	15,58
HO6. 24-1B	9,48	7,88	17,38	15,8
HO9. 18-1B	9,68	9,68	17,58	17,58
HO9. 28-1B	9,66	9,68	17,68	17,68
HO9. 28-2B				
H14. 42-1B	12,315	12,315	20,215	20,215
H16. 48-1B	14,50	14,50	22,7	22,7
H16. 48-2B				

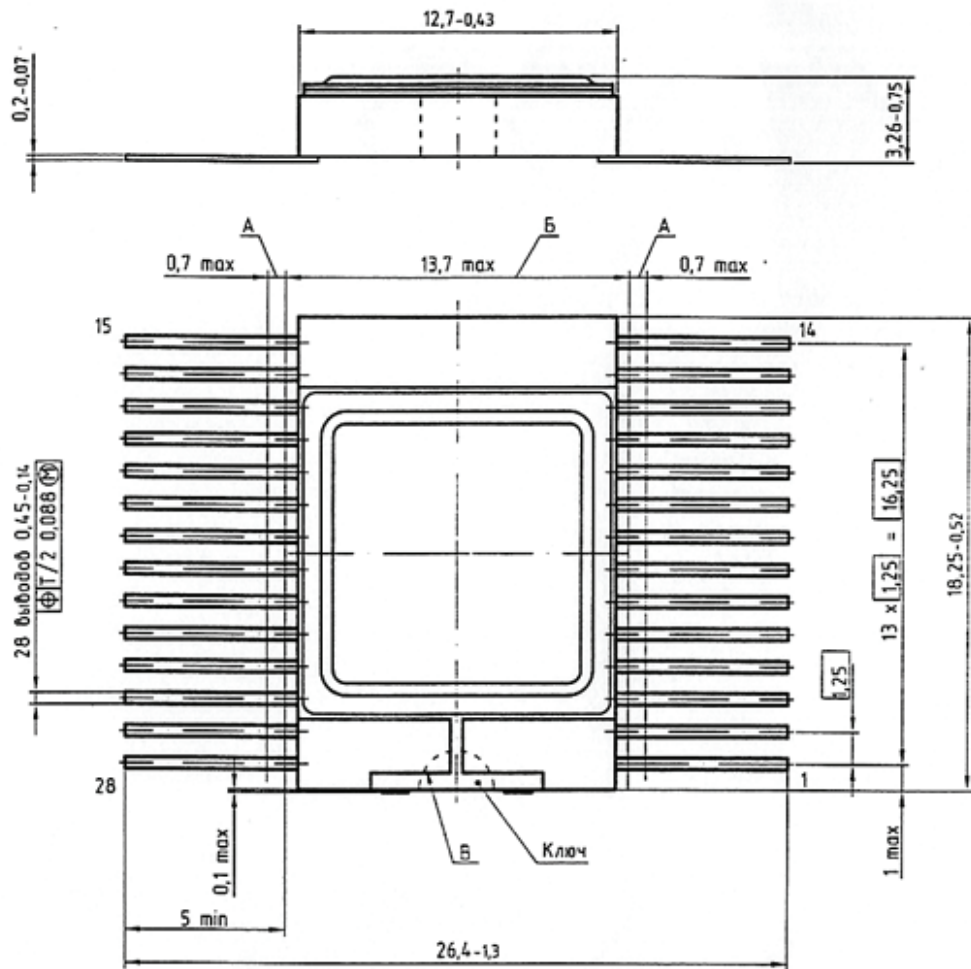
A -- 3,0 мм

e -- 1,0 мм

G_E -- $E_{max} + 1,0$ мм

G_D -- $D_{max} + 1,0$ мм

Рисунок 1. Габаритный чертеж корпуса H14.42-1B



1. А - длина вывода, в пределах которой установлено смещение плоскостей симметрии выводов от номинального расположения.
2. Б - ширина зоны, которая включает действительную ширину микросхемы и часть выводов, непригодную для монтажа.
3. Нумерация выводов показана условно.
4. Допускается удаление керамического слоя платы в зоне Б.

Рисунок 2. Габаритный чертеж корпуса 4119.28-3.01



ОАО "ИНТЕГРАЛ", г. Минск, Республика Беларусь

Внимание! Данная техническая спецификация является ознакомительной и не может заменить собой учтенный экземпляр технических условий или этикетку на изделие.

ОАО "ИНТЕГРАЛ" сохраняет за собой право вносить изменения в описания технических характеристик изделий без предварительного уведомления.

Изображения корпусов приводятся для иллюстрации. Ссылки на зарубежные прототипы не подразумевают полного совпадения конструкции и/или технологии. Изделие ОАО "ИНТЕГРАЛ" чаще всего является ближайшим или функциональным аналогом.

Контактная информация предприятия доступна на сайте:

<http://www.integral.by>