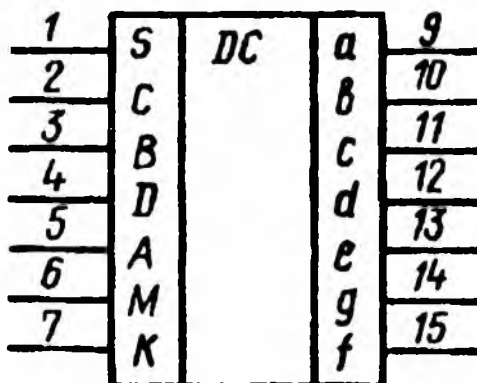


К176ИД2

Микросхема представляет собой дешифратор двоичного кода в информацию для вывода на семисегментный индикатор. Содержит 240 интегральных элементов. Корпус типа 238.16-1 и типа 2103.16-11, масса не более 1,5 г.



Условное графическое обозначение К176ИД2

Назначение выводов: 1 — вход S; 2 — вход C; 3 — вход B; 4 — вход D; 5 — вход A; 6 — вход M; 7 — вход блокировки K; 8 — общий; 9 — выход a; 10 — выход b; 11 — выход c; 12 — выход d; 13 — выход e; 14 — выход g; 15 — выход f; 16 — напряжение питания.

Электрические параметры

Номинальное напряжение питания	9 В ± 5%
Выходное напряжение низкого уровня	≤ 0,3 В
Выходное напряжение высокого уровня	≥ 8,2 В
Выходной ток низкого уровня	≥ -0,3 мкА
Выходной ток высокого уровня	≤ 0,3 мкА
Ток потребления	≤ 0,1 мА
Ток потребления в динамическом режиме	≤ 0,2 мА
Время задержки распространения при включении (выключении)	≤ 850 нс
Входная емкость	≤ 10 пФ

Рекомендации по применению

Напряжение на входе не должно превышать напряжение питания U_n . Коэффициент разветвления по выходу в статическом режиме не более 50. Время задержки распространения при включении и выключении в диапазоне температур от -45 до $+85$ °С не более 950 нс. Потребляемая мощность (на корпус) не более 50 мВт. Максимальный выходной ток низкого и высокого уровня не более 2 мА. Максимальное напряжение питания не более 15 В, минимальное — не менее 3 В. Входное напряжение не менее $-0,5$ В в течение 5 мс.