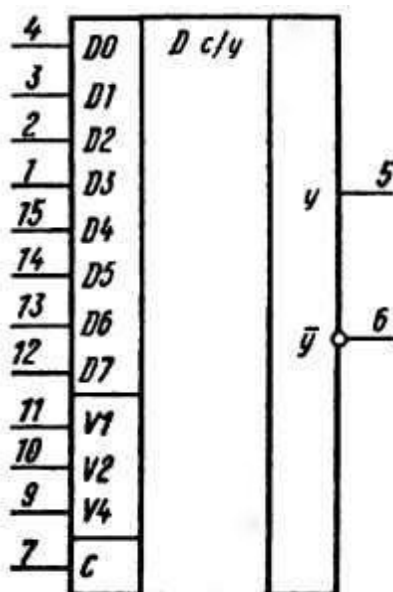


# К533КП15

Микросхема представляет собой восьмивходовый селектор-мультиплексор с тремя устойчивыми состояниями. Содержит 155 интегральных элементов. Корпус типа 402.16-18, масса не более 1,5 г.



Условное графическое обозначение К533КЛ15

Назначение выводов: 1, 2, 3, 4 - входы информационные; 5, 6 - выходы; 7 - вход разрешающий; 8 - общий; 9, 10, 11 - входы управляющие (дешифраторы адреса магистралей); 12, 13, 14, 15 - входы информационные; 16 - напряжение питания.

**Таблица истинности**

Входы				Выходы	
V4	V2	V1	C	Y	$\bar{Y}$
X	X	X	1	Z	Z
0	0	0	0	D0	D0
0	0	1	0	D1	D1
0	1	0	0	D2	D2
0	1	1	0	D3	D3
1	0	0	0	D4	D4
1	0	1	0	D5	D5
1	1	0	0	D6	D6
1	1	1	0	D7	D7

Примечание: X - безразличное состояние; Z - высокоимпедансное состояние.

## Электрические параметры

Номинальное напряжение питания .....	5 В ± 5%
Выходное напряжение низкого уровня .....	≤ 0,5 В
Выходное напряжение высокого уровня .....	≥ 2,4 В
Ток потребления:	
- при $U_{\text{вх}} = 0$ .....	≤ 10 мА
- при $U_{\text{вх}} = 0,5$ В .....	≤ 12 мА
Входной ток низкого уровня .....	≤   -0,4   мА
Входной ток высокого уровня .....	≤ 20 мкА
Выходной ток в состоянии «выключено» .....	- 20 ... + 20 мкА
Время задержки распространения при включении (выключении) по выводам:	
- от 1, 2, 3, 4, 12, 13, 14, 15 до 6 .....	≤ 15 нс
- от 4 до 5 .....	≤ 28 нс
- от 9, 10, 11 до 6 .....	≤ 33 нс
- от 11 до 5 .....	≤ 45 нс
Время задержки на выходе до высокого уровня по выводам:	
- от 7 до 6 .....	≤ 27 нс
- от 7 до 5 .....	≤ 45 нс
Время задержки на выходе до низкого уровня .....	≤ 40 нс