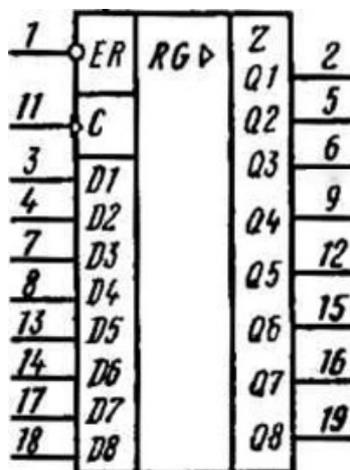


# К555ИР22, КБ555ИР22-4

Микросхемы представляют собой регистр восьмиразрядный буферный с потенциальным управлением. Содержат 269 интегральных элементов. Корпус типа 2140.20-1, масса не более 3,6 г.



## Условное графическое обозначение К555ИР22

Назначение выводов: 1 - вход разрешения считывания  $\overline{ER}$ ; 2 - выход первого разряда Q1 (три состояния); 3 - вход информационный первого разряда D1; 4 - вход информационный второго разряда D2; 5 - выход второго разряда Q2 (три состояния); 6 - выход третьего разряда Q3 (три состояния); 7 - вход информационный третьего разряда D3; 8 - вход информационный четвертого разряда D4; 9 - выход четвертого разряда Q4 (три состояния); 10 - общий; 11 - вход синхронизации C; 12 - выход пятого разряда Q5 (три состояния); 13 - вход информационный пятого разряда D5; 14 - вход информационный шестого разряда D6; 15 - выход шестого разряда Q6 (три состояния); 16 - выход седьмого разряда Q7 (три состояния); 17 - вход информационный седьмого разряда D7; 18 - вход информационный восьмого разряда D8; 19 - выход восьмого разряда Q8 (три состояния); 20 - напряжение питания.

## Таблица истинности

Входы			Выходы	Режим работы
$\overline{ER}$	$D_i$	C	$Q_i$	
0	D	$\lceil$	D	Передача
0	X	0	$Q_{(n-1)}$	Считывание
0	X	1	$Q_{(n-1)}$	
0	X	$\lfloor$	$Q_{(n-1)}$	
1	D	$\lceil$	Z	Запись
1	X	0	Z	Хранение
1	X	1	Z	
1	X	$\lfloor$	Z	

## Электрические параметры

Номинальное напряжение питания .....	5 В ± 5%
Выходное напряжение низкого уровня .....	≤ 0,5 В
Выходное напряжение высокого уровня .....	≥ 2,4 В
Ток потребления.....	≤ 40 мА
Входной ток низкого уровня.....	≤   -0,4   мА
Входной ток высокого уровня .....	≤ 20 мкА
Выходной ток в состоянии «выключено» .....	≤   -20   мкА
Потребляемая мощность .....	210 мВт
Время задержки распространения при выключении:	
- от входа С до выхода Q .....	≤ 25 нс
- от входа D до выхода Q .....	≤ 18 нс
Время задержки распространения при включении:	
- от входа С до выхода Q .....	≤ 36 нс
- от входа D до выхода Q .....	≤ 27 нс
Время задержки распространения при переходе из выключенного состояния в низкий уровень от входа $\overline{ER}$ до выхода Q .....	≤ 36 нс
Время задержки распространения при переходе из выключенного состояния в высокий уровень от входа $\overline{ER}$ до выхода Q .....	≤ 36 нс
Время задержки распространения при переходе из низкого уровня в выключенное состояние от входа $\overline{ER}$ до выхода Q .....	≤ 32 нс
Время задержки распространения при переходе из высокого уровня в выключенное состояние от входа $\overline{ER}$ до выхода Q .....	≤ 35 нс
Коэффициент разветвления по выходу .....	30